

第十六屆電資院傑出校友簡介

◎段孝勤先生 電機工程學系 81 級、電機工程研究所碩士 83 級◎

現職 台灣積體電路製造股份有限公司處長

學歷 國立清華大學科技管理學院 EMBA，2014
國立清華大學電機工程研究所碩士，1983
國立清華大學電機工程學系學士，1981

經歷 台積電 TSMC，Director
世界先進 VIS，Director
工研院電子所，Section Manager



傑出成就及貢獻

段孝勤先生在 1983 年榮獲電機工程研究所碩士學位。他的研究是有關 BJT 的設計與其在溫度感測元件上面的應用。

段先生畢業後加入工研院電子所。1983 年到 1987 年間，他開始了他的事業，成為光微影技術工程師 (Photo-lithography engineer)。在那之後他轉職研究製程整合，參與很多研發專案，包含 3.5 微米製程至 1.0 微米製程。從 1991 年開始，他成為製程整合部門 Sub-Micron 專案的經理，監督執行 SRAM 和 DRAM 製程的發展。Sub-Micron 專案後來分拆，在 1995 年成立世界先進積體電路公司 (VIS)。段先生主掌其中很多好幾世代的工程、科技部門，對 VIS 貢獻可觀的技術，帶領了重大科技進展。

段先生加入台灣積體電路製造股份有限公司 (TSMC) 擔任 F3 的副主任，那時他負責的儀器，最高稼動率可以達到一個月 70 萬片。這項技術範圍可還蓋從 0.35 到 0.13 製程的邏輯、混模、嵌入式快閃、EEPROM。在那段期間，他習得大量關於高效能、高品質製程和顧客體驗、顧客服務的經驗。在 2004 到 2006 年的時候，他轉到研發部門，研發高速 SOI 還有 CMOS 90 奈米、65 奈米、40 奈米製程發展。之後繼續加入 40 奈米低功耗製程，應用於行動裝置。在 SOI 專案之後，他再被分派擔任專業技術發展的董事，職責包含高解析度顯示器驅動程式、能源整合 IC 電路、CMOS-based analog、CMOS-based VNM、還有微電子機械系統的發展。對台灣科技之貢獻良多。

段孝勤先生除了在業界的傑出成就外，也經常回母校電機系參與各項活動，包括校慶、教師退休茶會等，與母校互動良好。此外，他亦捐贈母校多功能運動館新建工程、母系薪傳軒 (教師休息室) 工程、學生獎學金與國際交流獎學金，獎勵優秀向學的清華電機學子，勉勵學弟妹努力向上，拓展視野。